

Basic H89 with ORG-0 modification

	no jumpers (16K)		J501 (32K)		J502 (48K)		j501+j502 (64K)	
	gpio5=0	gpio5=1	gpio5=0	gpio5=1	gpio5=0	gpio5=1	gpio5=0	gpio5=1
E000							RD6(b)	RD6(b)
C000					RAS2(a)		RAS2(a)	RAS2(a)
A000					RAS2(b)	RAS2(b)	RAS2(b)	RAS2(b)
8000			RAS1(a)		RAS1(a)	RAS1(a)	RAS1(a)	RAS1(a)
6000			RAS1(b)	RAS1(b)	RAS1(b)	RAS1(b)	RAS1(b)	RAS1(b)
4000	RAS0(a)		RAS0(a)	RAS0(a)	RAS0(a)	RAS0(a)	RAS0(a)	RAS0(a)
2000	RAS0(b)	RAS0(b)	RAS0(b)	RAS0(b)	RAS0(b)	RAS0(b)	RAS0(b)	RAS0(b)
0000	ROM	RAS0(a)	ROM	RAS1(a)	ROM	RAS2(a)	ROM *	RD6(a)

* Write-through to RD6(a)

MMS 77318 128K Memory Add-on (requires 48K H89), j501=1

GPIO 5 4 2	F 1 1 0	E 0 1 0	D 1 0 1	C 0 0 1	A 0 0 0	B 1 0 0	G 0 1 1	H 1 1 1
E000	RD6(h)	RD6(h)	RD6(h)	RD6(h)	RD6(h)	RD6(h)	RD6(h)	RD6(h)
C000	RD6(g)	RD6(g)	RD6(g)	RD6(g)	RD6(g)	RD6(g)	RD7(g)	RD7(h) †
A000	RD6(f)	RD7(f)	RAS2(b)	RAS2(b)	RAS2(b)	RAS2(b)	RD7(f)	RD6(f)
8000	RD6(e)	RD7(e)	RAS1(a)	RAS1(a)	RAS1(a)	RAS1(a)	RD7(e)	RD6(e)
6000	RD6(d)	RD7(d)	RAS1(b)	RAS1(b)	RAS1(b)	RAS1(b)	RD7(d)	RD6(d)
4000	RD6(c)	RD7(c)	RAS0(a)	RAS0(a)	RAS0(a)	RAS0(a)	RD7(c)	RD6(c)
2000	RD6(b)	RD7(b)	RAS0(b)	RAS0(b)	RAS0(b)	RAS0(b)	RD7(b)	RD6(b)
0000	RD6(a)	RD7(a)	RD6(a)	RD7(a)	ROM *	RAS2(a)	RD7(a)	RD6(a)

* Write-through to RAS2(a)

† Invert A13 to remap unused chunk